

NEWS BY TOPIC

Automotive
 Communications
 Consumer
 Design & IP
 Embedded
 Environment
 Industrial
 Power
 Production
 Research
 Semiconductor
 Test & Measurement
 Wireless

PRODUCTS

POWERED BY **EEX**PRESS

Analog ICs
 Boards/Buses
 DSP
 Displays
 Electromechanical
 Embedded Tools
 Interconnect
 Logic & Interface
 Memory
 MPUs/MCUs
 Passives/Sensors
 PLDs/FPGAs
 Power Components
 Power Sources
 RF/Microwave
 Test/Measurement

Edxact establishes presence in Israel

[Anne-Francoise Pele](#)
[EE Times Europe](#)
 10/07/2008 11:19 AM



PARIS — Edxact SA, French EDA startup specializing in parametric extraction and physical verification, announced it has signed a distribution agreement with New ARTech Technologies Ltd, (Herzeliya, Israel) so as to support the company's IDM customers and expand its customer base in Israel.

Founded in 2004 in Voiron, near Grenoble (France), Edxact addresses a key problem in physical verification: the explosion of data due to an accrued need to cope with parasitic elements. Its mission consists in bridging the gap between extractors, which generate enormous amount of data and simulators, which can no longer cope with those amount of data.

Edxact specified that its Jivaro tools apply user-controllable model order reduction techniques upon user's parasitic data files obtained from major layout extraction tools while its Comanche tool aims to enable quick parasitic analysis, without the need to run extensive simulations.

"Israel is an important region for edXact with an increasing number of design starts for RF, analog and mixed-signals devices," commented Mathias Silvant, edXact President. "With its deep knowledge of a demanding designers' community, ARTech is a key partner in keeping pace with the growing adoption of our Jivaro technology."

Last December, Edxact concluded similar agreements with EDA Sales, Inc. in San Jose (California) and WIN Technology in Korea.

Technical Papers

[Strukturierte ASICs der zweiten Generation lösen zunehmend FPGAs ab](#)

[Nextreme Structured ASICs](#)

[UML for C](#)

[All White Papers »](#)



Podcasts

[Interview With Bruce Powel Douglass: What Is Agile?](#)

POLL

CAREER CENTER

Stuck in a rut? Nothing is permanent.
[Open](#) | [Close](#)

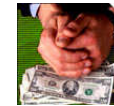
TOP 5 FRANCE STORIES

- [IBM 'fab club' tips foundry roadmap](#)
- [Recherche publique, privée créent un laboratoire sur les antennes](#)
- [ZigBee, la norme de communication sans fil basse consommation](#)
- [Foxconn sues Molex over DisplayPort rights](#)
- [Grenoble accueille une fondation dédiée aux nanosciences](#)

RELATED ARTICLES

- [Analysts cut 2009 cell phone growth estimates](#)
- [Synopsys CEO: Five ways to cut design costs](#)
- [Hollywood will craft online video standards](#)
- [Cadence rolls ARM hardware/software co-verification environment](#)
- [E.ON supports CEA storage technology project](#)

Around EE Times Europe



Venture capital is losing patience with the fables

Just as Europe was starting to get the hang of entrepreneurial risk-taking with a handful of promising chip startups the prospects for exits through initial public offerings seem to have dried up. It is the IPOs that give the venture capital companies the big home runs.



Intégrer le système dans la conception de systèmes électroniques

Vous avez sans doute déjà entendu l'affirmation selon laquelle la complexité croissante des systèmes et technologies (par exemple, les processeurs multicœurs et les FPGA) rend obsolète les anciennes méthodologies de conception. De nouvelles approches s'imposent, notamment des abstractions de niveau système capables de gérer la complexité et les outils qui automatisent les étapes consommatrices de temps et coûteuses entre le concept et la mise en œuvre.



ZigBee, la norme de communication sans fil basse consommation

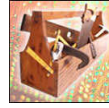
Les systèmes de transmission classiques sont progressivement remplacés par des solutions sans fil, qui permettent de se débarrasser des câbles et affichent des coûts d'installation moins élevés. C'est notamment le cas des réseaux de capteurs et des systèmes de contrôle, pour lesquels les coûts d'installation et la modification de réseaux existants sont des aspects essentiels.

How long will it take after the 'meltdown' banking crisis for the global economy to recover from the recession?

- 1) There will be no recession
- 2) Three months
- 3) One year
- 4) Three years
- 5) Ten years
- 6)) The global economy will never return to free-market capitalism.

[Vote](#)

[Visit The Poll Archives](#)



[Une méthodologie pour assurer en amont la prédictibilité de la consommation](#)

La basse consommation occupe désormais le premier rang parmi les nombreux défis à relever dans les projets de conception de puces. Pour autant, le courant de fuite ne cesse d'augmenter à chaque nouvelle génération de processus. Des géométries de plus en plus compactes assurent un nombre croissant de fonctionnalités au sein d'un espace toujours plus restreint et ce, à des vitesses très élevées. Il en résulte une croissance exponentielle de la densité du courant, ce qui représente un véritable défi en matière de dissipation de la chaleur pour tous les types de conception, tout particulièrement pour les applications à haut débit, secteur pour lequel les concepteurs n'avaient jamais eu à se soucier de la consommation jusqu'à présent.



[Les enjeux de l'adaptation du contenu vidéo sur mobile](#)

L'utilisation de la vidéo est un des facteurs de l'explosion du trafic haut-débit en France et dans le monde. L'évolution de la technologie mobile vers la 3G a été un moteur supplémentaire de croissance pour les contenus vidéo, mais a également remodelé le paysage des contenus nomades. Ce contenu, jusqu'à présent essentiellement disponible dans des formats textes et images, s'oriente de plus en plus vers un contenu vidéo dynamique qui ne demande qu'à être visualisé, partagé, téléchargé et commenté.

[HOME](#) | [ABOUT](#) | [CONTACT](#) | [FEEDBACK](#) | [RSS](#) | [NEWSLETTER](#) | [MEDIA KIT](#) | [CALENDAR OF EVENTS](#) | [SUBSCRIPTIONS](#) | [ORIGINAL NEWS](#)

NETWORK WEBSITES

[Green SupplyLine](#) | [CommsDesign](#) | [DeepChip.com](#) | [Design & Reuse](#) | [Embedded.com](#) | [Embedded Edge Magazine](#) | [Embedded Computing Solutions](#) | [Planet Analog](#) | [eeProductCenter](#) | [Electronics Supply & Manufacturing](#) | [Inside \[DSP\]](#) | [Automotive DesignLine](#) | [Power Management DesignLine](#) | [Wireless Net DesignLine](#) | [Video/Imaging DesignLine](#) | [Industrial Control DesignLine](#) | [Programmable Logic DesignLine](#) | [Audio DesignLine](#) | [Mobile Handset DesignLine](#) | [TechOnLine](#) | [DSP DesignLine](#) | [EDA DesignLine](#) | [RF DesignLine](#) | [Digital Home DesignLine](#)

INTERNATIONAL

[EE Times](#) | [EE Times JAPAN](#) | [EE Times Asia](#) | [EE Times CHINA](#) | [EE Times FRANCE](#) | [EE Times GERMANY](#) | [EE Times Korea](#) | [EE Times Taiwan](#) | [EE Times UK](#)

[Electronics Express](#) | [Elektronik i Norden](#) | [Electronics Supply & Manufacturing - China](#)
[Microwave Engineering Europe](#) | [Analog Designline Europe](#) | [Industrial Designline Europe](#) | [Automotive Designline Europe](#) | [Power Management Designline Europe](#)

NETWORK FEATURES

[Career Center](#) | [Conference/Events](#) | [Custom Magazines](#) | [EE Times Info/Reader Service](#)
[NetSeminar Services](#) | [Sponsor Products](#) | [Subscribe to Print](#) | [Global Supply Chain Summit](#) | [Product Shopper](#) | [ProductCasts](#) | [Reprints](#) | [EDA Tech Forum](#)

All materials on this site [Copyright © 2008 TechInsights, a Division of United Business Media LLC.](#), [EETimes EU Copyright](#) All rights reserved.
[Privacy Statement](#) | [Terms of Service](#)